

Q: Wat zijn de verschillen tussen een EHV+ CPU met ROM VERS 3.5.4.10 en 3.4.4.5?

A: Dit document geeft hier uitleg over.

De Firmware versie van de EHV+ CPU is af te lezen van het typeplaatje aan de zijkant van de PLC.

EHV+ CPU's voorzien van firmware 3.5.4.10 en hoger beschikken over nieuwe TCP/IP-stack en hebben een groter geheugen voor variabelen. Hierdoor is het (net als met de Micro-EHV+) mogelijk om de Modbus TCP/RTU v3.5 Library en Netbase Library te gebruiken. Ook zijn de EHV+CPU's met deze firmware te benaderen via TCP/IP (voor Remote toepassingen). EHV+CPU's met firmware 3.5.4.10 beschikken over 6 Gateway verbindingen voor het aansluiten van HMI / OPC.

Vanaf productiemaand november 2014 zullen deze nieuwe CPU's worden uitgeleverd.

Verschillen:

De volgende specificaties zijn gewijzigd vanaf versie 3.5.4.10.

	FW 3.4.4.5		FW 3.5.4.10	
	EHV-CPU1025	EHV-CPU1102	EHV-CPU1025	EHV-CPU1102
User program memory	512kB	2048kB	512kB	2048kB
Non Retain	256kB		384kB	
Retain	12kB		64kB	
Persistent	4kB		64kB	
Gateway connections	4		6	

Let op:

Bij gebruik van EHV+CPU's met firmware 3.5.4.10 moet CODESYS 3.5 SP4 Patch 1 of nieuwer gebruikt worden. Het is niet mogelijk om de bestaande EHV-CODESYS 3.5 SP3 Patch 6 te gebruiken. Raadpleeg onze website (http://www.hiflexonline.nl/hitachi_plc.htm) voor de laatste versie.

Software EHV+ serie			
Naam:	Grootte:	Type:	Taal:
CODESYS 3.5 SP5 Patch 4	656MB		
Hitachi CODESYS 3 Package (3.5.3.60)	19,2MB		

EHV+CPU's met firmware 3.4.4.5 of ouder kunnen ook via de laatste CODESYS versie (v3.5 SP5 Patch 4) geprogrammeerd worden. Wel is het nodig om hiervoor een bestand (config.cfg) in de EHV+CPU aan te passen. Ga hiervoor als volgt te werk:

- Haal het bestaande "config.cfg" bestand uit de CPU ([Device] – Tabblad [Files])
- Wijzig onderstaande instelling. Staat de instelling niet in het bestand, voeg deze dan toe.

[CmpFileTransfer]

AsyncServices=0

- Sla het bestand op en plaats het bestand terug in de EHV+CPU
- Start de EHV+CPU opnieuw op